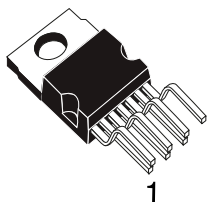


7 CIRCUITO VERTICAL

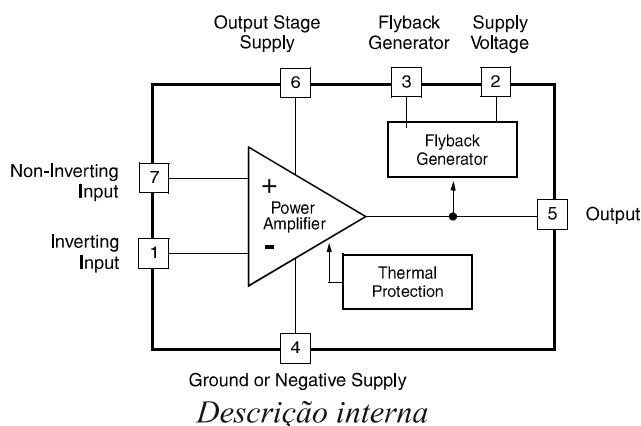
7.1 CIRT INT UTC78040/LA78040 (N451)

O sinal de vídeo composto segue para o bloco de separação de sincronismo vertical onde é extraído o sincronismo vertical e este é enviado ao bloco oscilador vertical (gerador de rampa vertical). O sinal do oscilador vertical é encaminhado ao bloco de correção de geometria vertical e em seguida enviado ao pino 15 (N301) que é o pino de saída vertical por sua vez conectado ao amplificador de saída vertical (N451) pelo pino 1 (Vin).

7.2 CONFIGURAÇÕES DOS TERMINAIS



Configuração dos terminais (TO-220Z7)



7.3 TABELA TENSÃO

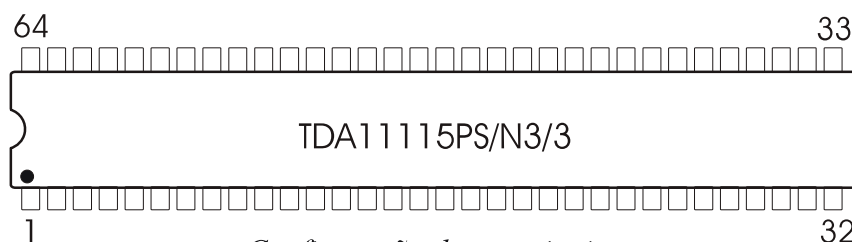
Pino	Descrição	Tensão (Vdc)	Pino	Descrição	Valor (Vdc)
1	Input	0,77	5	Output	0
2	Supply	13,66	6	Output stage supply	13,84
3	Flyback	-12,,03	7	Input	0,78
4	Ground	-13,16			

tabela de tensão

8 MICROPROCESSADOR TDA1115PS/N3/3. (N301)

O Circuito oscilador faz parte deste bloco e é responsável por gerar a base de tempo para os circuitos internos, FI de Vídeo e som sincronismo horizontal e vertical, decodificador de croma, assim como o circuito gerador de caracteres que gera o ON screen display sincronizando com o pulso horizontal e vertical. Este sinal é enviado na forma de RGB para o circuito de processamento e controle de RGB, ainda neste bloco está toda a parte de controle (Microprocessadora) do CI TDA1115PS/N3/3.

8.1 CONFIGURAÇÃO DOS TERMINAIS



8.2 TABELA TENSÃO

Pino	Descrição	Valor (Vdc)	Pino	Descrição	Valor (Vdc)
1	IRFVO	1,08	33	VDDP 3,3	3,42
2	VP2	5,14	34	SDA	3,95
3	VCCAUDIO	8,23	35	SCL	3,40
4	PLLIF	2,00	36	RELAY	0,06
5	GND2	GND	37	AV/TV	ON 3,40 OFF 0,0
6	DECSDEM	2,28	38	STANDY BY	ON 3,40 OFF 0,0
7	FMDEMOUT	2,62	39	SYS	NC
8	EHTO	1,11	40	VDD	3,39
9	AGC	0,67	41	GND5	GND
10	IREF	1,93	42	VPE	0,03
11	VSC	2,45	43	VDDAI3,3	3,39
12	VIFIN2	1,90	44	BOUT	2,10
13	VIFIN1	1,90	45	GOUT	1,97
14	VDRA	0,82	46	ROUT	2,03
15	VDRB	0,81	47	BLKIN	3,39
16	AVL/EW	0	48	BLKIN	2,37
17	DECBG	2,30	49	PB	N.C
18	SECPLL	2,30	50	Y/Y3/CVBS3	N.C
19	GND1	GND	51	PR/C3	N.C
20	PH1LF	2,26	52	YOUT	1,62
21	PH2LF	2,12	53	YSYNC	1,70
22	VP1	5,18	54	VP3	5,13
23	DECDIG	2,52	55	GND3	GND
24	XTAL OUT	1,68	56	HOUT	0,37
25	XTAL IN	1,71	57	FBISO	0,40
26	IR	5,19	58	LSR	3,57
27	MUTE	3,38	59	LSL	3,56
28	TITLE	0,02	60	02/C3/C4/ALN5R/Cin	N.C
29	KEY	3,42	61	AIN3/IN1R/ARIN	2,20
30	BAND2	N.C	62	CVBS/Y2V1	1,41
31	BAND1	N.C	63	AIN2/A1NL/ALIN	2,20
32	TUNNIG	NC	64	CVBS4/Y4/AIN5L	1,41

descrição dos terminais e tensão

9 CIRCUITO HORIZONTAL

O Sinal de vídeo composto também é enviado ao bloco (HSYNC) é extraído o sincronismo horizontal.

O sincronismo horizontal é aplicado ao oscilador horizontal gerando o pulso de H OUT em sincronismo com o sinal de vídeo composto, este sinal sai do (N301) através do pino 56 , este é o pino de saída do pulso horizontal que é destinado a excitar o estagio de deflexão horizontal base do (V431) driver e (V432) saída Horizontal.