

# TC9146AP, TC9147P

## DTS-8

スタティック方式FM/MW/LW3バンド  
デジタルチューニングシステム用LSI

TC9146AP/TC9147PはPLLシンセサイザ方式の  
デジタルチューニングシステム用としてPLL回路  
コントロール回路をワンチップ化したシステム  
LSIです。

欧州地域での受信バンドはFM/MW/LWの3バ  
ンド構成です。

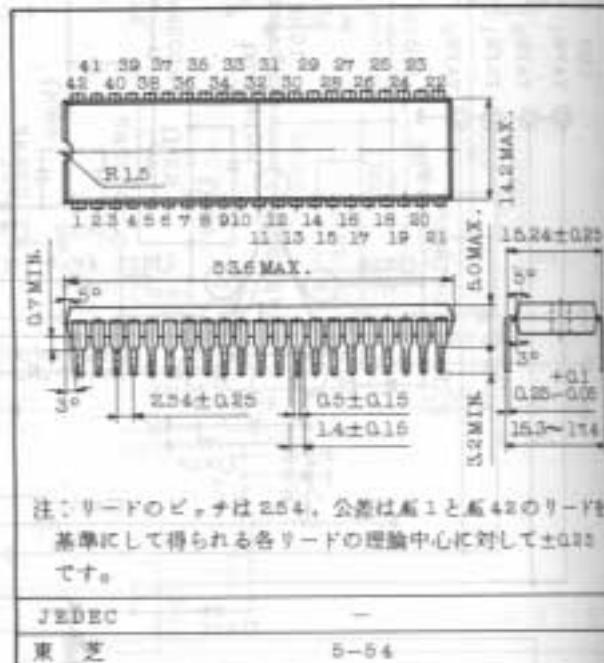
入出力部にスタティック方式を採用し、性能の  
向上、設計の簡略化を計っています。

周波数表示方式の違いにより、

- TC9146AP：16点ドットによるアナログ表示
- TC9147P：TD6301APを付加してセグ  
メント表示器によるデジタル  
表示

の二種類があります。

- PLL回路、コントロール回路をワンチップ化しています。
- 日本、米国、欧州の各地域に対応でき、欧州地域ではFM/MW/LWの3バンド、日、米地域では  
FM/AM(MW)2バンド構成です。
- 操作キー、周波数表示、各種動作表示などを全てスタティック形式にしています。
- 16局のプリセットメモリを内蔵し、各種の応用方法が可能です。また、各バンドのラスト周波  
数メモリとラストチャンネルメモリも有しています。  
なお、TC9146APでは、プリセットメモリはFM/AM(MW+LW)各6局ずつとなります。
- オートストップ回路の充実を計り、オートサーチ動作時のストップに対して十分な配慮がなされ  
ています。
- 表示用LEDドライバを内蔵しており、外付部品はほとんど不要です。
- FM時はプリスケーラTD6104Pとの組み合わせで、スワローカウンタを構成し、基準周波数を  
25kHzとして性能の向上を計っています。



最大定格 ( $T_a = 25^\circ\text{C}$ )

項目	記号	定格	単位
電源電圧	V <sub>DD</sub>	0 ~ 6	V
入力電圧	V <sub>IN</sub>	-0.3 ~ V <sub>DD</sub> + 0.3	V
出力電圧	V <sub>OUT</sub>	-0.3 ~ V <sub>DD</sub> + 0.3	V
*出力電流	I <sub>OUT</sub>	30	mA
消費電力	P <sub>D</sub>	800	mW
動作温度	T <sub>opr</sub>	-30 ~ 75	°C
保存温度	T <sub>stg</sub>	-55 ~ 125	°C

(注) \*印はバイポーラトランジスタ出力電流

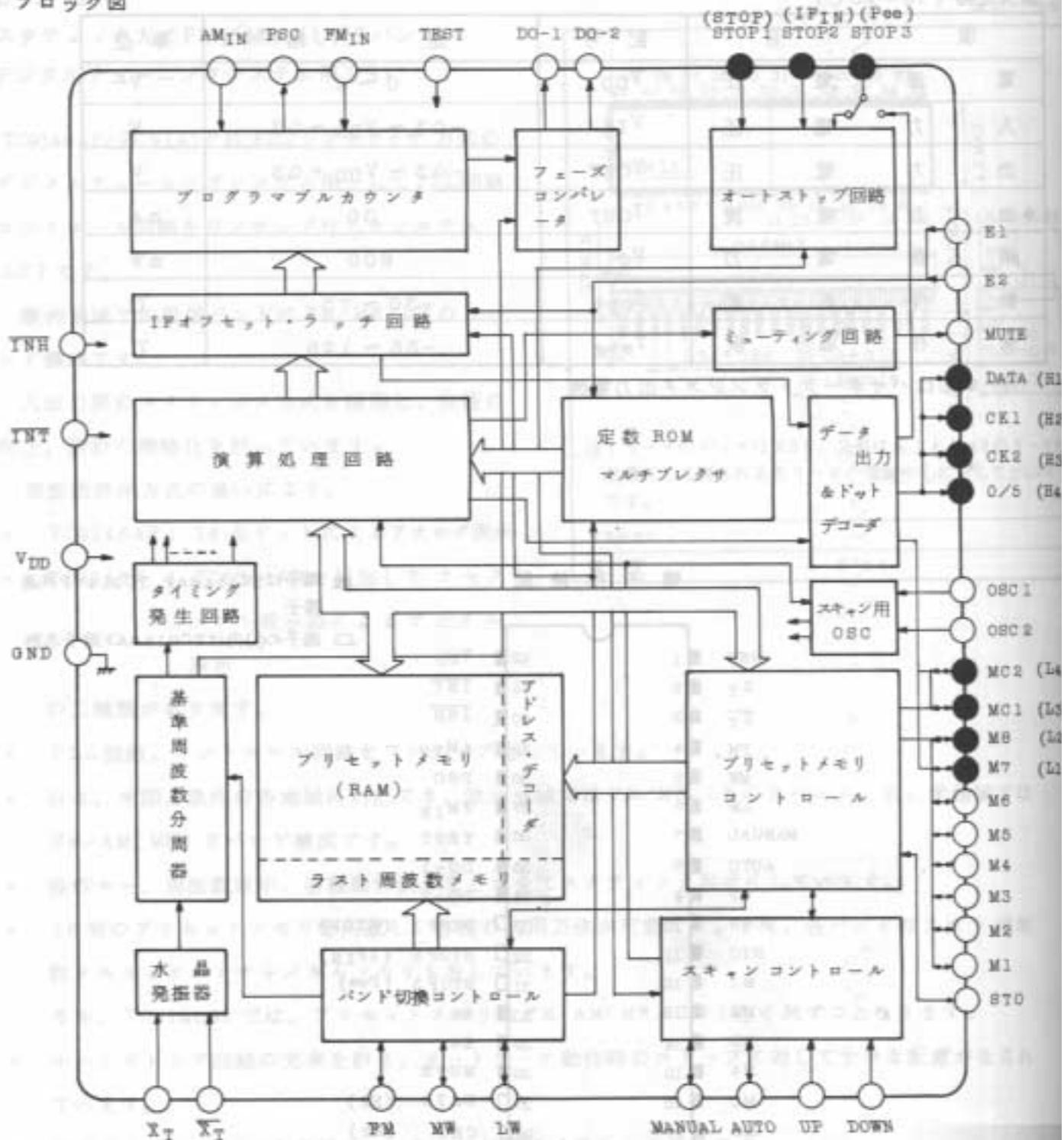
端子接続図

■ 端子はTC9146AP, TC9147P共通端子

□ 端子の( )内はTC9146AP端子名称

OND	1	42	V <sub>DD</sub>
X <sub>T</sub>	2	41	T <sub>HT</sub>
X <sub>T</sub>	3	40	T <sub>HH</sub>
FM	4	39	A <sub>MIN</sub>
MW	5	38	F <sub>SC</sub>
LW	6	37	F <sub>MIN</sub>
MANUAL	7	36	TEST
AUTO	8	35	D <sub>O-1</sub>
UP	9	34	D <sub>O-2</sub>
DOWN	10	33	STOP 1 (STOP)
STO	11	32	STOP 2 (IPIN)
M1	12	31	STOP 3 (Pee)
M2	13	30	E1
M3	14	29	E2
M4	15	28	MUTE
M5	16	27	DATA (H1)
M6	17	26	C <sub>K1</sub> (H2)
(L1)	M7	25	C <sub>K2</sub> (H3)
(L2)	M8	24	0/V (H4)
(L3)	M <sub>C1</sub>	23	O <sub>BO</sub> 1
(L4)	M <sub>C2</sub>	22	O <sub>BO</sub> 2

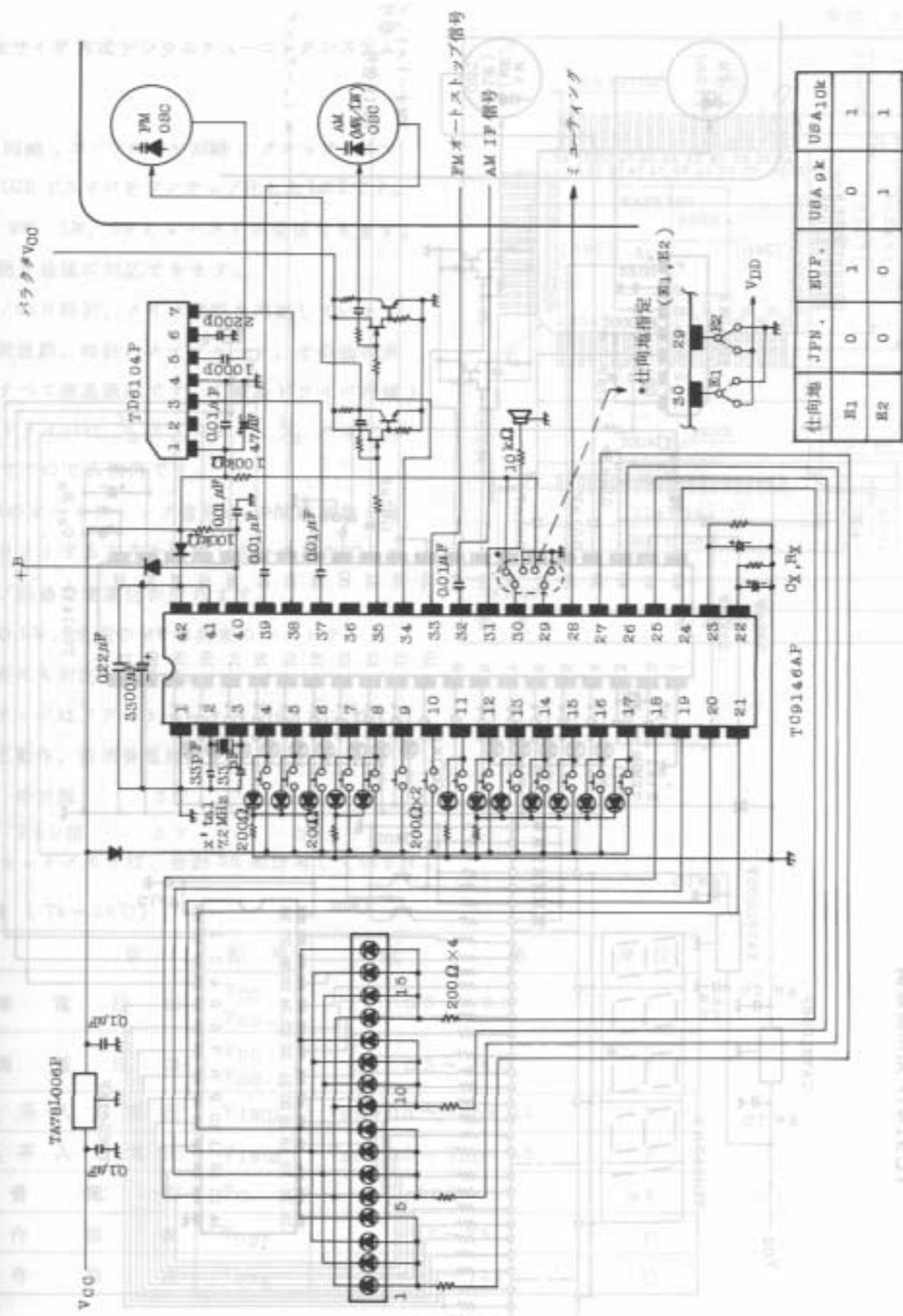
## ■ ブロック図



●の()内はTC9146AP端子名称

○はTC9146AP/TU9147P共通端子

TC9146AP 应用回路例



# TC9146AP, TC9147P

TC9147P 应用回路例

