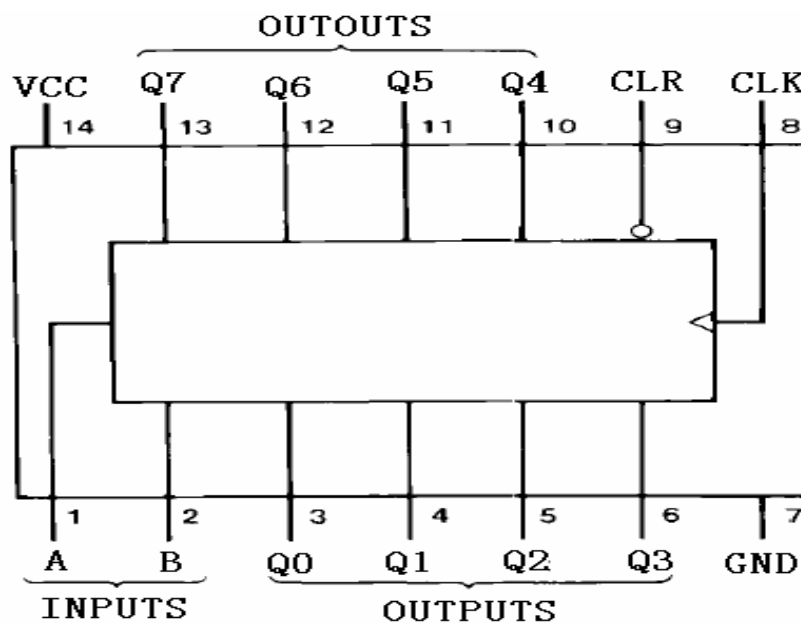


CMS164 说明书

概述：

CMS164 是带异步清零的 8 位串行输入/并行输出移位寄存器，有两位串行数据输入端 A、B，一个异步清零端，一个时钟端，八个并行数据输出端。清零端置为低电平时，所有输入无效，所有输出清零。对于数据输入端 A 和 B，如果输入端 A 一直为高电平，则输入数据将取决于数据输入端 B 的状态；如果输入端 B 一直为高电平，则输入数据将取决于数据输入端 A 的状态；任何一个为低电平，输入数据都为低。在时钟输入端输入上升沿且达到延时要求时数据才会被触发。

脚位图：



功能表：

INPUTS				OUTPUTS			
CLR	CLK	A	B	Q0	Q1	...	
L	X	X	X	L	L	...	L
H	L	X	X	Q0	Q1	...	Q7
H		H	H	H	Q0n	...	Q6n
H		L	X	L	Q0n	...	Q6n
H		X	L	L	Q0n	...	Q6n

H---高电平（稳态）

L---低电平（稳态）

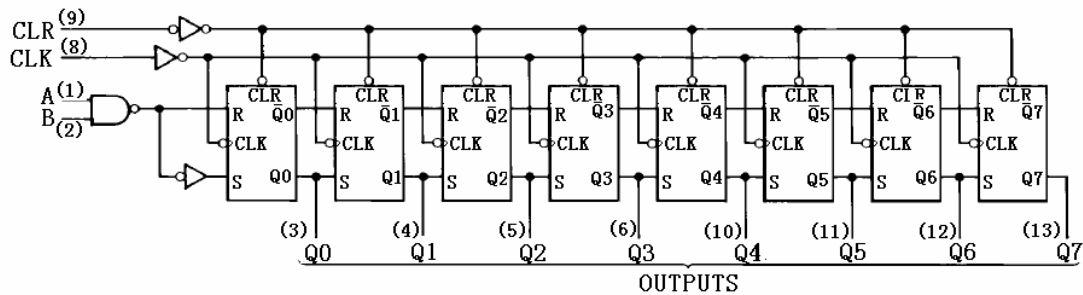
X---高或低

-----上升沿

Q0, Q1...Q7----在 CLK 时钟上升沿到来之后，寄存器输出的稳态值。

Q0n, Q1n...Q7n----在 CLK 时钟上升沿到来之前，寄存器输出的稳态值。

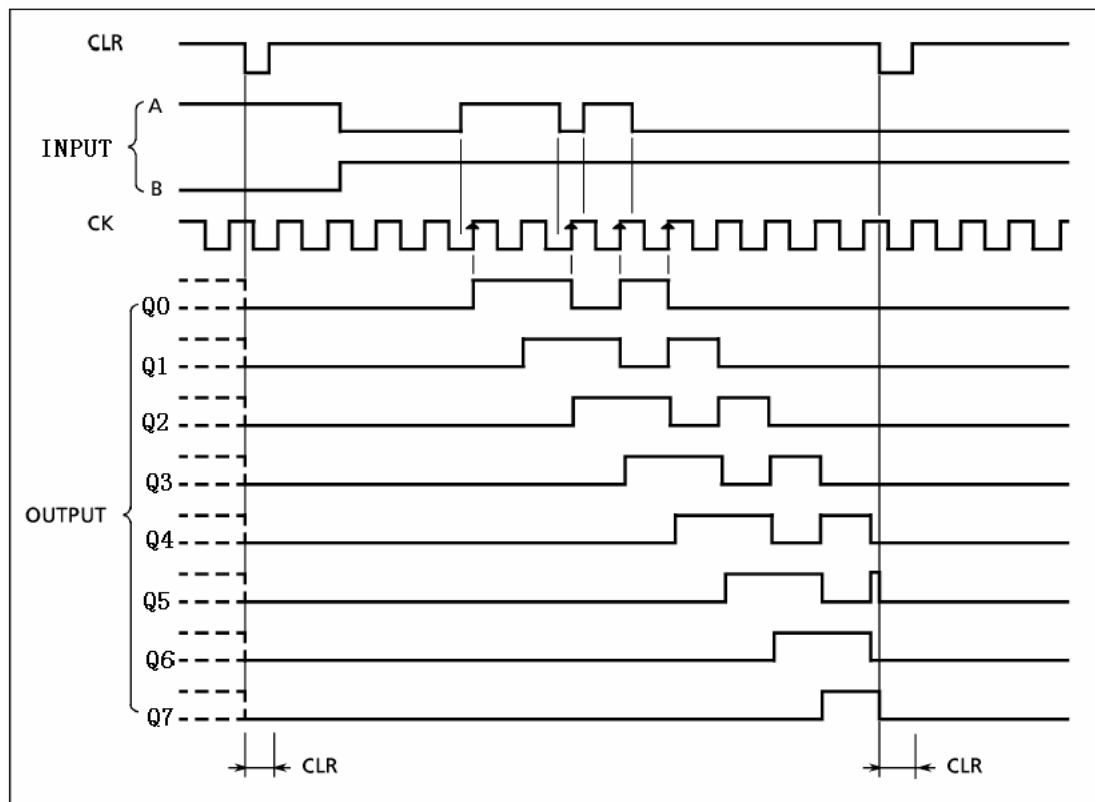
逻辑图：



DC 特性：

符号	参数		条件	CMS164			单位
				最小	典型	最大	
V _{CC}	工作电压		----	3	5	5.5	V
V _{IH}	输入高电平		V _{CC} =5V, T=25	2.8			V
V _{IL}	输入低电平		V _{CC} =5V, T=25			0.7	V
L _{OH}	高电平驱动电流		V _{CC} =5V, T=25, V _{OH} =3.5V	-10	-20		mA
L _{OL}	低电平驱动电流		V _{CC} =5V, T=25, V _{OL} =1.5V	10	20		mA
F _{CLK}	时钟频率		V _{CC} =5V, T=25	0		4	MHz
T _W	脉冲宽度	CLK	V _{CC} =5V, T=25	170			ns
		CLR	V _{CC} =5V, T=25	200			
T _{SU}	数据装置时间		V _{CC} =5V, T=25	170			ns
T _H	数据持续时间		V _{CC} =5V, T=25	150			ns
T _{REL}	清零释放时间		V _{CC} =5V, T=25	300			ns
T _A	工作环境温度		-----	-10		80	

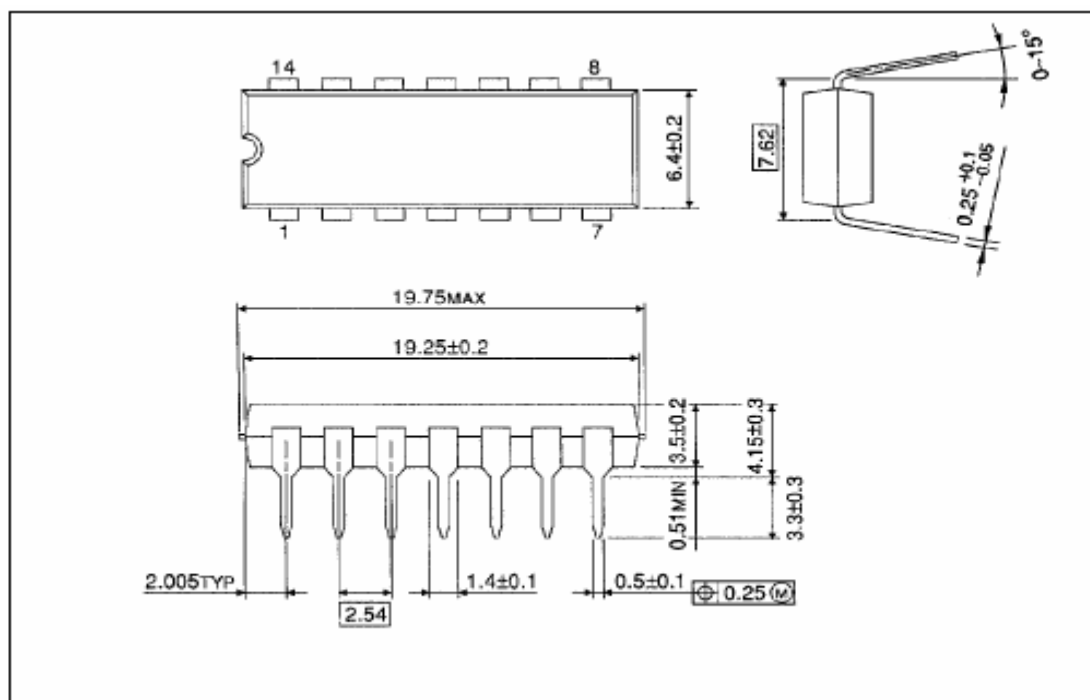
时序表：



封装形式：

DIP14

单位：mm



SOP14
单位：mm
