

概述

BP3527F 是一款高精度恒压恒流驱动芯片。芯片工作在电感电流断续模式，适用于 85Vac~265Vac 全范围输入电压的隔离电源。

BP3527F 芯片内部集成 650V 功率开关，采用独有的电压电流控制技术，不需要环路补偿电容，即可实现优异的恒压恒流特性，极大的节约了系统成本和体积。

BP3527F 芯片采用 PWM/PFM 多模式控制技术，能有效降低系统待机功耗，提高效率和动态性能，并减小系统工作在轻载时的噪声。

BP3527F 具有多重保护功能，包括输出开路/短路保护，芯片供电欠压/过压保护，逐周期限流，过温保护等。

BP3527F 采用 SOP8 封装。

典型应用

特点

- PSR 隔离系统恒压恒流输出
- PWM/PFM 多模式控制
- 内部集成 650V 功率管
- 待机功耗<100mW
- $\pm 5\%$ 输出电压/电流精度
- 内置软启动
- 输出开路保护
- 输出短路保护
- 芯片供电欠压/过压保护
- 过温保护
- 逐周期限流
- 采用 SOP8 封装

应用

- 充电器
- 辅助电源
- LED 驱动电源

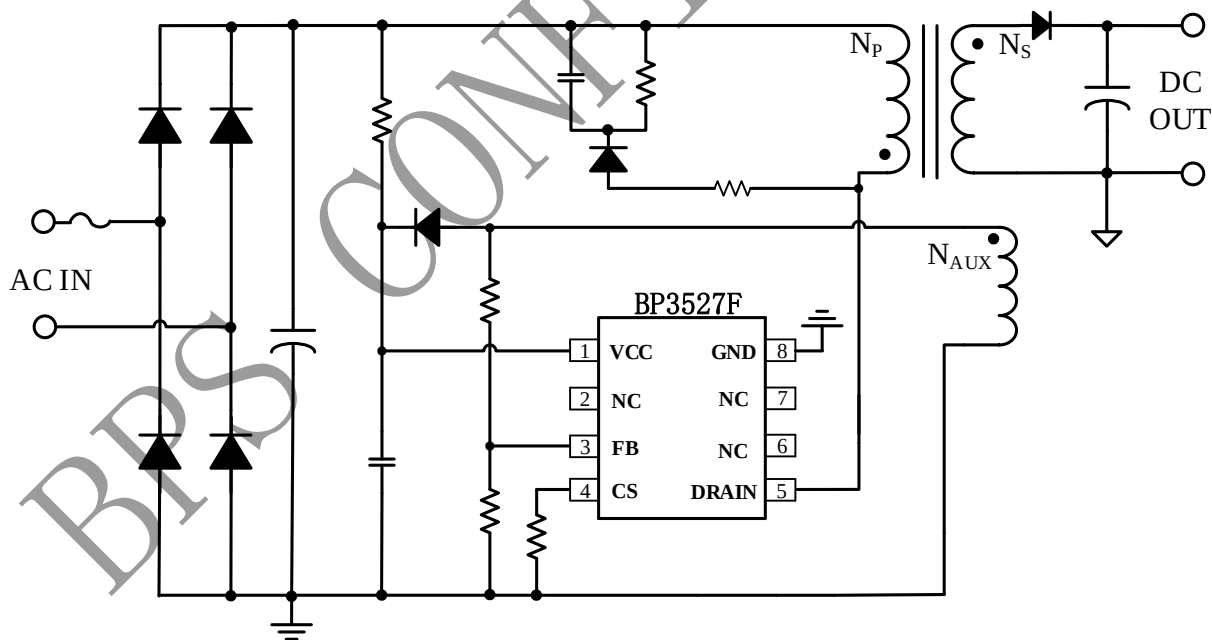


图 1 BP3527F 典型应用图



晶丰明源半导体

BP3527F

PSR 隔离恒压恒流驱动芯片

订购信息

订购型号	封装	温度范围	包装形式	打印
BP3527F	SOP8	-40℃ 到 105℃	编带 4,000 颗/盘	BP3527F XXXXXY WWXY

管脚封装

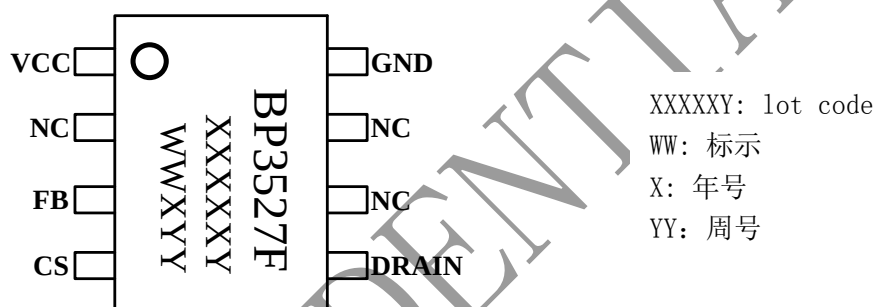


图 2 管脚封装图

管脚描述

管脚号	管脚名称	描述
1	VCC	芯片电源，必须就近接旁路电容
2,6,7	NC	无连接
3	FB	反馈电压输入端
4	CS	电流采样端，采样电阻接在 CS 与 GND 端之间
5	DRAIN	内部高压功率管漏极
8	GND	芯片地



晶丰明源半导体

BP3527F

PSR 隔离恒压恒流驱动芯片

极限参数(注 1)

符号	参数	参数范围	单位
V_{DS}	内部高压功率管漏极到源极峰值电压	-0.3~650	V
V_{CC}	VCC电压	-0.3~30	V
I_{CC_MAX}	VCC引脚最大电源电流	10	mA
V_{FB}	辅助绕组反馈端电压	-0.3~6	V
V_{CS}	电流采样端电压	-0.3~6	V
P_{DMAX}	功耗(注 2)	0.45	W
θ_{JA}	PN结到环境的热阻	145	°C/W
T_J	工作结温范围	-40 to 150	°C
T_{STG}	储存温度范围	-55 to 150	°C
	ESD (注 3)	2	KV

注 1: 最大极限值是指超出该工作范围, 芯片有可能损坏。推荐工作范围是指在该范围内, 器件功能正常, 但并不完全保证满足个别性能指标。电气参数定义了器件在工作范围内并且在保证特定性能指标的测试条件下的直流和交流电参数规范。对于未给定上下限值的参数, 该规范不予保证其精度, 但其典型值合理反映了器件性能。

注 2: 温度升高最大功耗一定会减小, 这也是由 T_{JMAX} , θ_{JA} 和环境温度 T_A 所决定的。最大允许功耗为 $P_{DMAX} = (T_{JMAX} - T_A) / \theta_{JA}$ 或是极限范围给出的数字中比较低的那个值。

注 3: 人体模型, 100pF 电容通过 1.5K Ω 电阻放电。

推荐工作范围

符号	参数	参数范围	单位
V_{CC}	芯片电源电压	10~25	V
P_{OUT1}	输出功率 (输入电压 230V $\pm$ 15%)	10	W
P_{OUT2}	输出功率 (输入电压 85V~265V)	7	W
F_{OSC_MAX}	最大工作频率	65K	Hz



晶丰明源半导体

BP3527F

PSR 隔离恒压恒流驱动芯片

电气参数(注 5, 6) (无特别说明情况下, $V_{CC}=16\text{ V}$, $T_A=25\text{ }^{\circ}\text{C}$)

符号	描述	条件	最小值	典型值	最大值	单位
电源电压						
V_{CC_CLAMP}	V_{CC} 钳位电压	5mA		27		V
V_{CC_OVP}	V_{CC} 过压保护阈值			29		V
V_{CC_ON}	V_{CC} 启动电压	V_{CC} 上升		15.3		V
V_{CC_UVLO}	V_{CC} 欠压保护阈值	V_{CC} 下降		7.6		V
I_{ST}	V_{CC} 启动电流	$V_{CC}=V_{CC_ON}-1\text{ V}$		12		μA
I_{OP}	V_{CC} 工作电流	$V_{FB}=3\text{ V}$, $V_{CS}=0$		240		μA
电流采样						
V_{CS_TH}	电流检测阈值		582	600	618	mV
T_{LEB}	前沿消隐时间			500		ns
FB 反馈						
$V_{FB_EA_REF}$	内部误差放大器基准		2.91	3	3.09	V
V_{FB_OVP}	FB 过压保护阈值			4		V
V_{FB_DEM}	FB 过零检测阈值			0.1		V
V_{FB_SHORT}	输出短路阈值			0.58		V
F_{OSC_SHORT}	输出短路钳位频率			20		KHz
T_{SAMPLE_BIG}	采样时间	$V_{CS_TH}=600\text{ mV}$		5.8		μs
T_{OFF_MAX}	最大关断时间			1		ms
T_{DEM}/T_{SW}	CC 模式下, 退磁时间和开关周期的比例			0.5		
功率管						
R_{DS_ON}	功率管导通阻抗	$V_{GS}=10\text{ V}/I_{DS}=0.5\text{ A}$		4.8		Ω
BV_{DSS}	功率管的击穿电压	$V_{GS}=0\text{ V}/I_{DS}=250\text{ }\mu\text{A}$	650			V
I_{DSS}	功率管的漏电流	$V_{GS}=0\text{ V}/V_{DS}=650\text{ V}$			1	μA
过温保护						
T_{SD}	过热保护温度			150		$^{\circ}\text{C}$
T_{SD_HYS}	过热保护迟滞			30		$^{\circ}\text{C}$

注 5: 典型参数值为 25°C 下测得的参数标准。

注 6: 规格书的最小、最大规范范围由测试保证, 典型值由设计、测试或统计分析保证。

内部结构框图

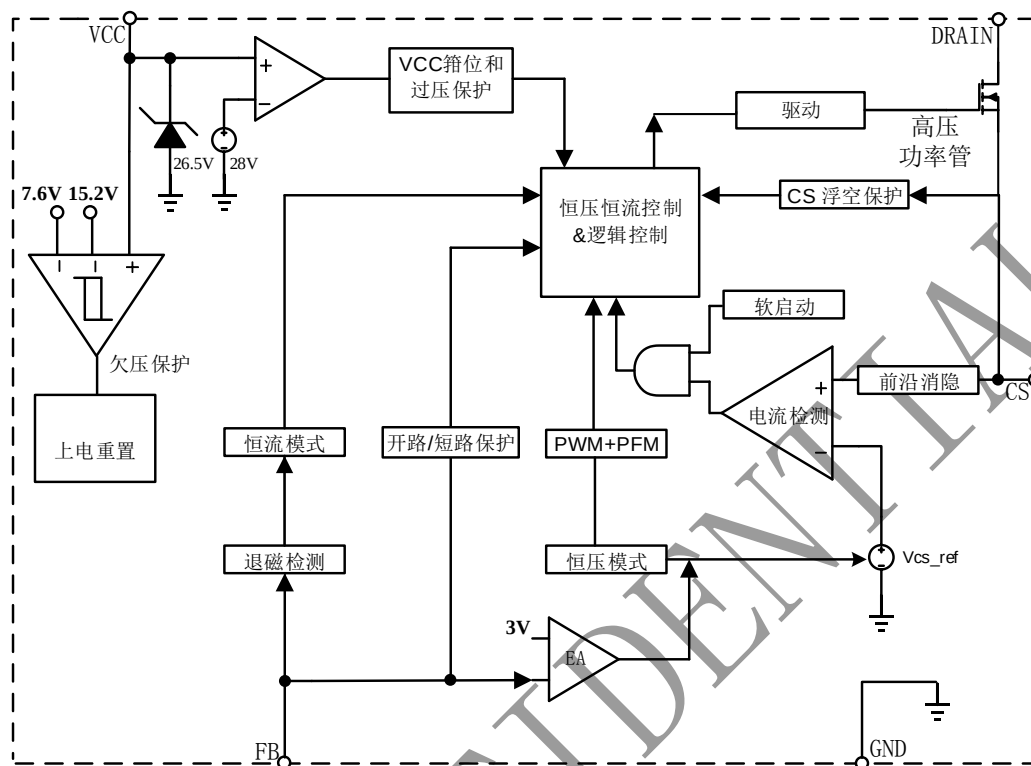


图 3 BP3527F 内部框图

应用信息

BP3527F 是一款原边控制具有恒压恒流输出特性的驱动芯片，系统工作于断续模式。采用特有的多模式控制以及环路补偿技术，芯片内部集成 650V 功率开关，只需要极少的外围组件就可以达到优异的恒压恒流特性。特别适合于有恒压恒流需求的小功率充电器，辅助电源以及 LED 驱动器。

启动

芯片仅需 12uA 的启动电流，系统上电后启动电阻对 Vcc 的电容进行充电，当 Vcc 电压达到芯片开启阈值时，芯片内部控制电路开始工作。系统启动后，Vcc 由辅助绕组通过二极管进行供电。

芯片具有软启动功能，在 1ms 软启动过程中，会分段增加原边峰值电流以减小开关应力，每一次重启都会经历软启动的过程。

恒流控制，输出电流设置

芯片逐周期检测电感的峰值电流，CS 端连接到内

部的峰值电流比较器的输入端，与内部阈值电压进行比较，当 CS 外部电压达到内部检测阈值时，功率管关断。

满载时电感峰值电流的表达式为：

$$I_{P_PK} = \frac{600}{R_{CS}} (mA)$$

CS 比较器的输出还包括一个 500ns 前沿消隐时间。

LED 输出电流计算方法：

$$I_{OUT} = \frac{I_{P_PK}}{4} \times \frac{N_P}{N_S}$$

其中，N_p 是变压器主级的匝数，N_s 是变压器次级的匝数，I_{P_PK} 是主级侧的峰值电流。



晶丰明源半导体

BP3527F

PSR 隔离恒压恒流驱动芯片

恒压控制，输出电压设置

BP3527F 通过采样辅助绕组平台电压，分压后与内部基准比较形成闭环后，来恒定输出电压 V_o 。

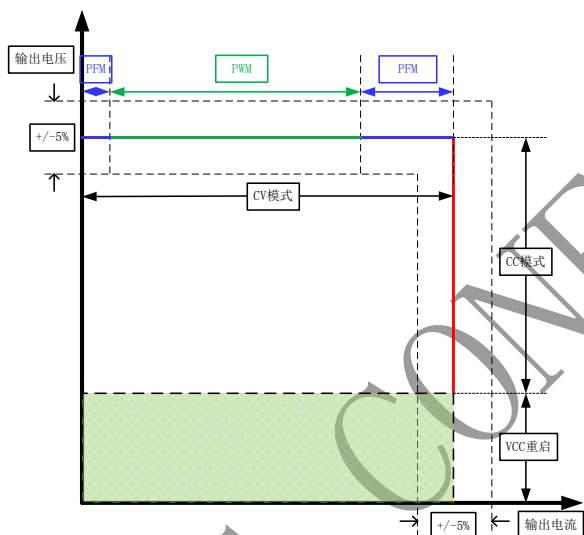
$$V_o = \frac{3 * (R_{FBL} + R_{FBH})}{R_{FBL}} * \frac{N_s}{N_{aux}}$$

其中， R_{FBL} 是 FB 下拉电阻， R_{FBH} 是 FB 上拉电阻，

N_{aux} 是变压器辅助绕组的匝数。

PWM/PFM 多模式控制

BP3527F 芯片采用 PWM/PFM 多模式控制技术，能有效降低系统待机功耗，提高效率，并减小系统工作在轻载时的噪声。



过压保护电阻设置

当 FB 检测到的平台电压达到内部设定的开路保护阈值 4V 时，系统进入开路保护。

$$V_{OVP} = \frac{4 * (R_{FBL} + R_{FBH})}{R_{FBL}} * \frac{N_s}{N_{aux}}$$

其中， V_{ovp} 是需要设定的过压保护点

保护功能

BP3527F 内置多种保护功能，包括输出开路/短路保护， V_{cc} 欠压/过压保护，过温保护等。

当输出短路时，FB 检测到的电压低于 0.58V 时，系统进入短路保护，工作时的开关频率被钳位在 20kHz，能有效降低开关管应力。短路工作 48ms 后，系统重启。

系统进入保护状态后， V_{cc} 电压开始下降；当 V_{cc} 到达欠压保护阈值时，系统将重启。同时系统不断的检测负载状态，如果故障解除，系统会重新开始正常工作。

PCB 设计

在设计 BP3527F PCB 时，需要遵循以下指南：

旁路电容

V_{cc} 的旁路电容需要紧靠芯片 V_{cc} 和 GND 引脚。

FB 引脚

接到 FB 的分压电阻必须靠近 FB 引脚，且节点要远离变压器原边绕组的动点。

地线

电流采样电阻的功率地线尽可能短，且要和芯片的地线及其它小信号的地线分头接到母线电容的地端。

功率环路的面积

减小功率环路的面积，如变压器原边绕组、功率管、母线电容的环路面积，以及变压器副边绕组、整流二极管、输出电容的环路面积，以减小 EMI 辐射。

NC 引脚

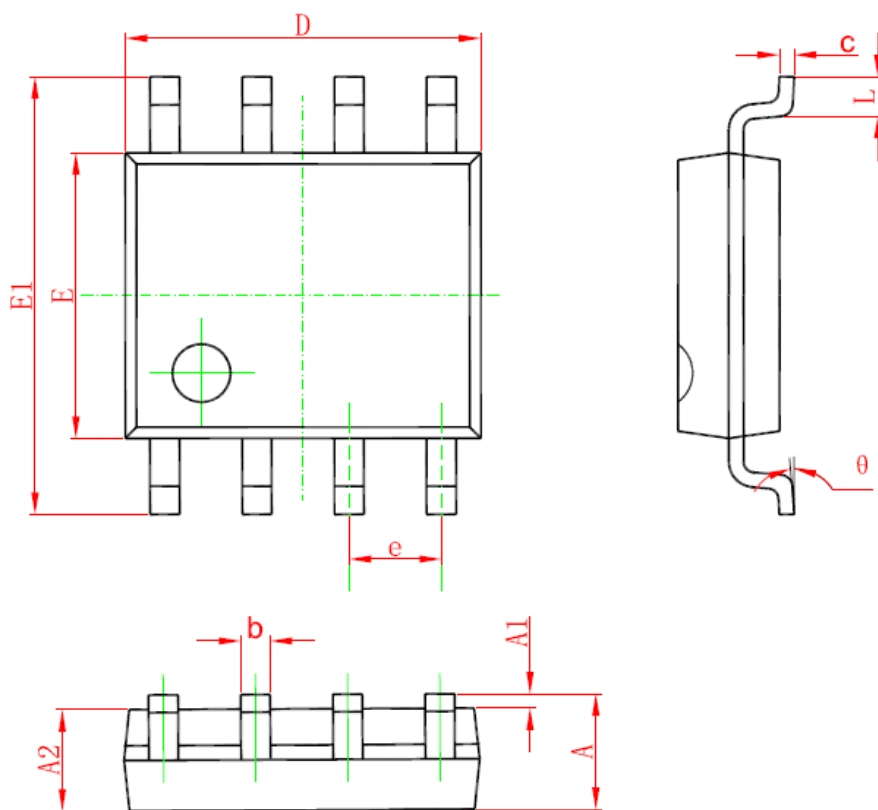
Pin6 和 Pin7 NC 引脚必须悬空以保证芯片引脚间距离满足爬电距离

DRAIN 引脚

增加 DRAIN 引脚的铺铜面积以提高芯片散热。

封装信息

SOP8 PACKAGE OUTLINE DIMENSIONS



Symbol	Dimensions In Millimeters		Dimensions In Inches	
	Min	Max	Min	Max
A	1.350	1.750	0.053	0.069
A1	0.100	0.250	0.004	0.010
A2	1.350	1.550	0.053	0.061
b	0.330	0.510	0.013	0.020
c	0.170	0.250	0.006	0.010
D	4.700	5.100	0.185	0.200
E	3.800	4.000	0.150	0.157
E1	5.800	6.200	0.228	0.244
e	1.270 (BSC)		0.050 (BSC)	
L	0.400	1.270	0.016	0.050
θ	0°	8°	0°	8°